

## DM2 : Oscillateurs électroniques analogiques

### C. Oscillateurs électroniques

Les systèmes étudiés dans cette partie utilisent des amplificateurs linéaires intégrés. Il est important de se rappeler des principales propriétés de ces circuits.

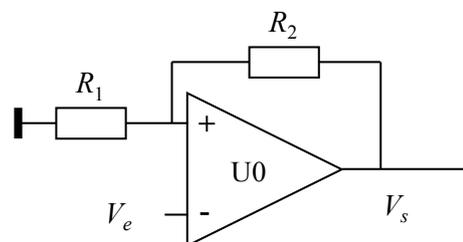
- Q28.** Quelles sont les principales caractéristiques d'un amplificateur linéaire intégré, en le supposant tout d'abord idéal, puis en considérant un amplificateur réel de type standard.
- Q29.** Donner des ordres de grandeurs pour les caractéristiques d'un amplificateur réel standard.

#### C.I. Oscillateur de relaxation

Cet oscillateur est construit autour d'un amplificateur linéaire intégré idéal, noté U0, alimenté sous les tensions  $\pm 15\text{ V}$ . On considère que la tension de saturation est  $V_{sat} = 14\text{ V}$ .

##### C.I.1. Comparateur à hystérésis

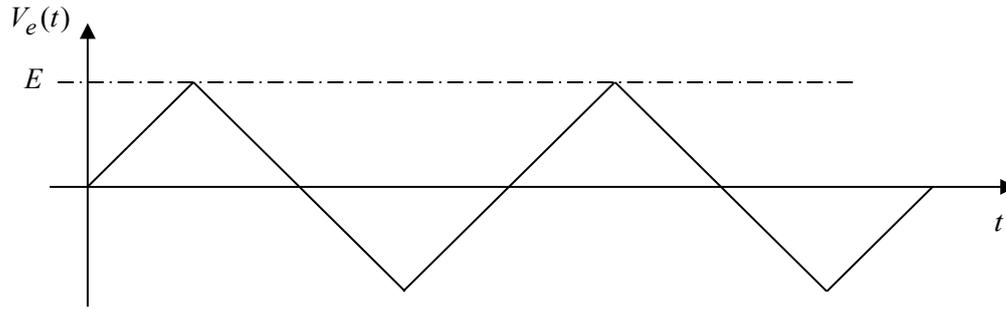
Dans un premier temps on considère le circuit suivant la Figure F5. On choisit des résistances parmi la série E12 à 10% de précision  $R_1 = 1,8\text{ k}\Omega$  et  $R_2 = 2,2\text{ k}\Omega$ .



**Figure F5.** Comparateur à hystérésis

- Q30.** Que peut-on dire du fonctionnement du circuit U0 ?
- Q31.** Exprimer la tension au niveau de l'entrée (+), notée  $V^{(+)}$ , en fonction des éléments du schéma et de la tension  $V_s$ .
- Q32.** La tension  $V_e$  croit de  $-15\text{ V}$  à  $+15\text{ V}$ . Montrer qu'il existe une tension de basculement. Tracer la courbe donnant  $V_s$  en fonction de  $V_e$  ; préciser quelques valeurs numériques permettant un tracé relativement satisfaisant de cette courbe.
- Q33.** Même question si maintenant la tension  $V_e$  décroît de  $+15\text{ V}$  à  $-15\text{ V}$ . Tracer la courbe donnant  $V_s$  en fonction de  $V_e$ . sur le même graphe qu'à la question précédente, mais avec une couleur différente.
- Q34.** Pourquoi appelle-t-on ce circuit un comparateur à hystérésis ?

Pour tester le comparateur à hystérésis on impose à présent, à l'aide d'un générateur de fonctions, une tension  $V_e(t)$ , triangulaire, symétrique, de période  $T$  et d'amplitude  $E = 15 \text{ V}$  (voir Figure F6).

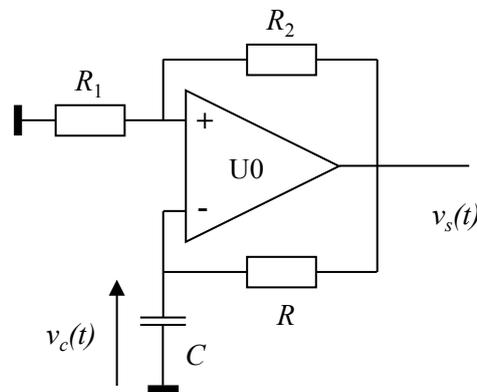


**Figure F6.** Signal de test appliqué au comparateur.

**Q35.** Reproduire cette courbe sur la copie et y superposer le tracé de la courbe donnant  $V_s(t)$  en fonction du temps, à la même échelle.

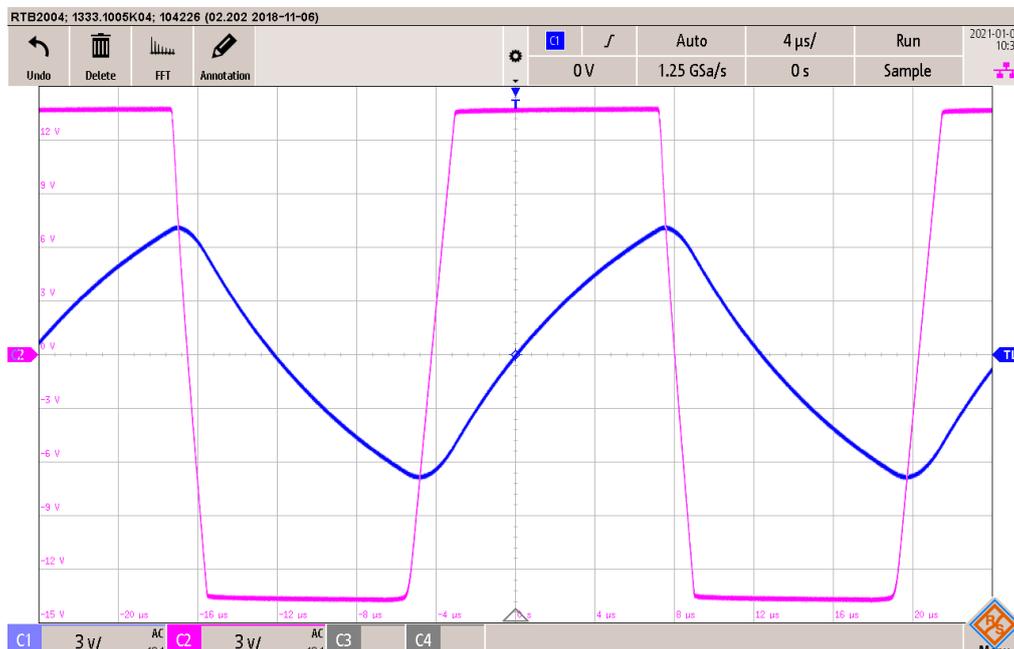
### C.I.2. Application du circuit comparateur : oscillateur de relaxation

Le comparateur étudié précédemment est maintenant associé à un circuit RC selon le schéma de la Figure F7.



**Figure F7.** Schéma de l'oscillateur.

À la mise sous-tension on observe assez rapidement un régime périodique avec une succession de phases de croissance puis de décroissance de  $v_c$ . La figure F8 ci-dessous donne les enregistrements à l'oscilloscope de  $v_s(t)$  (voie C1) et de  $v_c(t)$  (voie C2) en fonction du temps.



**Figure F8.** Enregistrement des signaux fournis par l'oscillateur de relaxation. La base de temps est de  $4 \mu\text{s}/\text{div}$  et l'amplification est de  $3 \text{ V}/\text{div}$  pour les deux voies de mesure.

⇒ **Étude de la phase de croissance.**

**Q36.** On suppose qu'à l'instant  $t=0$  le condensateur est déchargé et que la tension de sortie de l'amplificateur  $U_0$  vaut  $+V_{sat}$ . Établir l'équation différentielle régissant la tension  $v_c(t)$ .

**Q37.** En déduire l'équation horaire de  $v_c(t)$  et l'instant  $t_1$  de fin de cette phase.

⇒ **Étude la phase de décroissance.**

**Q38.** Expliquer pourquoi  $v_c$  se met à décroître.

**Q39.** Établir l'équation différentielle de  $v_c$  dans cette phase.

**Q40.** En déduire l'équation horaire de  $v_c(t)$ , et l'instant  $t_2$  de fin de cette phase.

**Q41.** Déterminer, d'après la durée de la deuxième phase, l'expression littérale de la période de  $v_c$ .

**Q42.** Déduire de l'enregistrement de la Figure F8 les valeurs numériques approchées des quantités suivantes :  $V_{sat}$  ; le rapport  $R_2 / R_1$  et le produit  $RC$ . Pour le calcul numérique du logarithme népérien on pourra considérer les nombres entre 2,5 et 3 comme voisins de 2,72.

⇒ **Limites de fonctionnement de l'oscillateur**

**Q43.** Quelles caractéristiques de l'amplificateur peuvent entraîner une possible limitation de la fréquence de cet oscillateur ? Donner un ordre de grandeur de ces limitations.

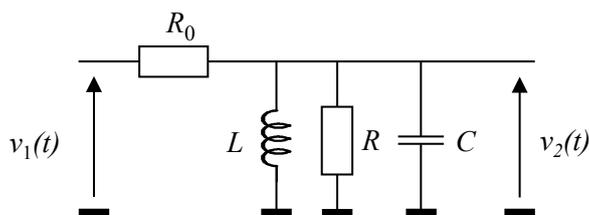
**Q44.** Ces limitations sont-elles visibles sur la Figure F8 ?

## C.II. Oscillateur quasi sinusoïdal

Cet oscillateur sera construit autour d'un filtre et d'un montage amplificateur. Ces deux blocs fonctionnels sont tout d'abord étudiés séparément.

### C.II.1. Étude du filtre

Sur la Figure F9 on donne le schéma d'un filtre. On note  $\underline{H}_F(\omega)$  sa fonction de transfert.



**Figure F9.** Schéma du filtre.

**Q45.** Déterminer l'expression de  $\underline{H}_F(\omega)$  et la mettre sous la forme  $\underline{H}_F = \frac{H_0}{1 + jQ_F \left[ x - \frac{1}{x} \right]}$  avec

$$x = \frac{\omega}{\omega_0}, \quad \omega_0 \text{ étant la pulsation propre du filtre.}$$

Expliciter littéralement  $Q_F$ ,  $H_0$  et la fréquence caractéristique  $f_0$ .

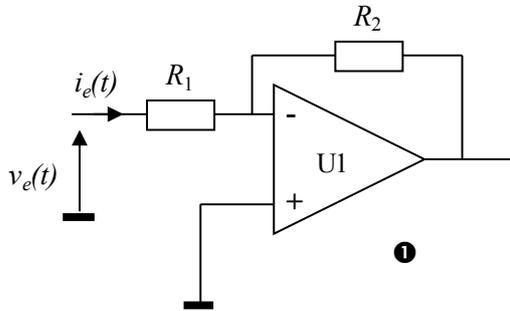
**Q46.** Donner l'expression reliant le facteur de qualité, la fréquence propre et la bande passante à -3 dB.

On choisit  $R_0 = 470 \, \Omega$ ,  $R = 120 \, \Omega$ ,  $L = 50 \, \mu\text{H}$  et  $C = 50 \, \text{nF}$  de sorte que :  $H_0 \approx 0,2$ ,  $f_0 \approx 100 \, \text{kHz}$  et  $Q_F \approx 3$ .

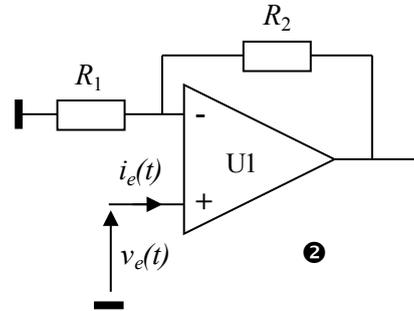
- Q47.** Faire une représentation graphique approchée du gain en décibel  $G_{dB}$  en fonction de  $\log(x)$  ; préciser quelques valeurs sur ce graphe. Faire apparaître sur ce graphe la "bande passante à -3 dB".

### C.II.2 Étude de l'amplificateur

On considère deux structures possibles à placer en sortie du filtre pour amplifier le signal (Figures F10 et F11). Le circuit U1 est un amplificateur linéaire intégré supposé idéal.



**Figure F10.** Structure amplificatrice n°1.



**Figure F11.** Structure amplificatrice n°2.

- Q48.** Déterminer, en précisant bien les hypothèses faites, les fonctions de transfert de ces deux structures, notées respectivement  $A_1$  et  $A_2$ .

- Q49.** Déterminer les impédances d'entrée  $Z_{e1}$  et  $Z_{e2}$  de chaque montage et expliquer pourquoi la structure n°2 est a priori un meilleur choix pour l'application envisagée.

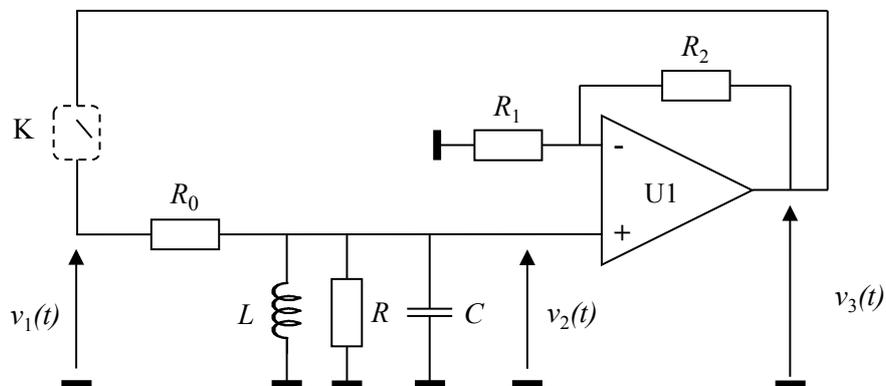
- Q50.** En déduire alors l'expression de la fonction de transfert globale du montage associant les deux blocs fonctionnels filtre puis amplificateur en la mettant sous la forme  $H_{FA} = \frac{H_1}{1 + jQ \left[ x - \frac{1}{x} \right]}$  ;

expliciter  $H_1$  et  $Q$ .

### C.II.3 Étude des oscillations

On associe maintenant les deux blocs en connectant la sortie du montage amplificateur à l'entrée du filtre, réalisant le système dont le schéma est donné Figure F12.

La sortie de l'amplificateur U1, toujours supposé dans un premier temps comme idéal, est connectée à l'entrée du filtre au travers d'un interrupteur K.



**Figure F12.** Structure bouclée associant le filtre et l'étage amplificateur.

À l'instant  $t = 0$  on ferme l'interrupteur K, le condensateur  $C$  étant déchargé.

**Q51.** Déterminer l'équation différentielle régissant l'évolution de la tension  $v_3(t)$  ; on fera apparaître dans cette équation la pulsation propre, le facteur de qualité et le gain maximal.

On désire obtenir à la fermeture de l'interrupteur des oscillations pseudo-périodiques d'amplitude croissante.

**Q52.** À quelle condition sur  $H_1$  cela sera-t-il possible ?

**Q53.** Que vaut la fréquence d'oscillation pendant la phase de démarrage ?

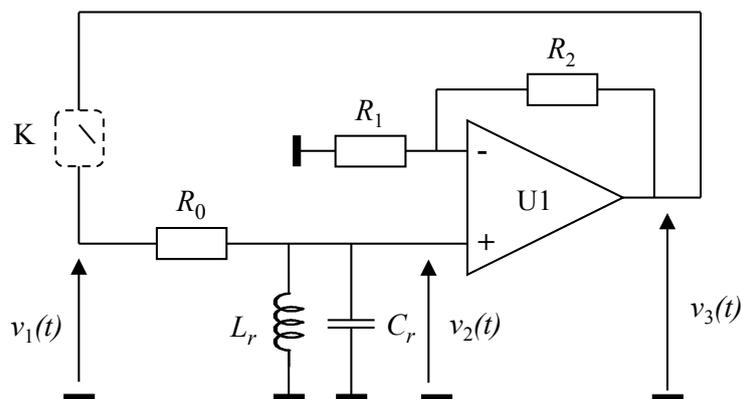
**Q54.** À quelles conditions la fréquence des oscillations peut-elle être considérée comme égale à la fréquence propre du filtre ?

**Q55.** En considérant d'une part l'étude précédente, et d'autre part le fait que le circuit U1 n'est pas idéal expliquer pourquoi il est préférable que le gain de l'étage amplificateur ne soit pas trop grand.

## C.II.4 Oscillateur réel et modélisation de dipôle

### C.II.4.1 Schéma réel de l'oscillateur

Le schéma réel de l'oscillateur est donné figure F13, indiquant les composants réactifs *réels* à implémenter sur un circuit imprimé.



**Figure F13.** Schéma réel de l'oscillateur.

**Q56.** Quelle différence voit-on entre les schémas des figures F12 et F13 ?

**Q57.** Quel composant du schéma Figure F13 peut expliquer, par une étude de son modèle physique, le fait que les deux schémas des Figures F12 et F13 puissent être bien équivalents ?

### C.II.4.2 Réalisation d'une inductance

On considère une bobine de longueur  $l_B$  comportant  $N_{sp}$  spires jointives de section  $S_B$ .

Une expression approchée de l'inductance d'une bobine est la suivante : 
$$L_{sp} = \frac{\mu_0 N_{sp}^2 S_B}{l_B}$$

On donne  $\mu_0 = 4\pi \times 10^{-7} \text{ H.m}^{-1}$ .

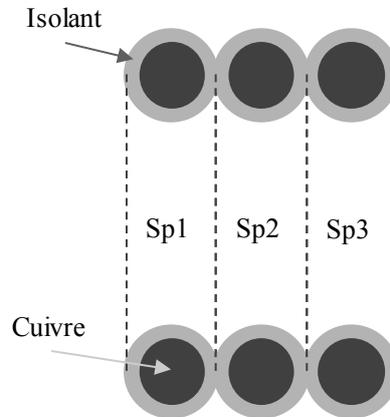
Cette inductance peut par exemple être fabriquée avec du fil de cuivre, enrobé d'un isolant. On pourrait choisir par exemple un fil de référence AWG-38, correspondant, selon la norme américaine ASTM-B258 très largement utilisée même en Europe, à un diamètre  $d_{Cu} = 101 \mu\text{m}$ . L'isolant a une épaisseur  $t_i = 7,5 \mu\text{m}$ . La conductivité du cuivre est  $\sigma_{Cu} = 5,88 \times 10^7 \Omega^{-1}.\text{m}^{-1}$ . Les valeurs numériques sont seulement données à titre d'exemple.

Le rôle de l'isolant est d'éviter que les spires jointives ne se court-circuitent entre elles.

**Q58.** Quelle est l'expression littérale de la résistance de la bobine en fonction des grandeurs déjà introduites ?

**Q59.** Expliquer pourquoi on peut considérer que deux spires adjacentes forment un condensateur.

On considère trois spires successives, Sp1, Sp2 et Sp3 comme indiquées sur la Figure F14. On appelle  $C_i$  la capacité d'un condensateur formé par deux spires adjacentes.



**Figure F14.** Trois spires adjacentes, Sp1, Sp2 et Sp3.

**Q60.** En considérant comment sont placés les condensateurs formés par {Sp1-Sp2} d'une part et {Sp2-Sp3} d'autre part, déterminer la capacité résultant de l'ensemble des spires.

**Q61.** Comment tenir compte de ce condensateur, que l'on peut qualifier de "parasite", dans un nouveau schéma équivalent complet de la bobine.

**Q62.** Quelles sont les conséquences de la présence de ce condensateur parasite ?

## C.II.5 Stabilité de l'oscillateur

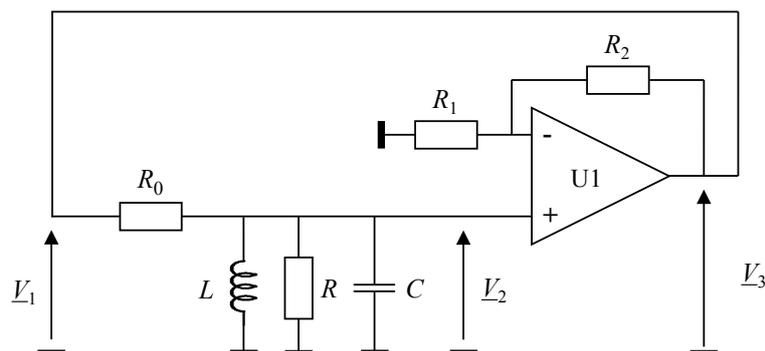
La stabilité d'un oscillateur est un critère fondamental de sa qualité, qu'il est indispensable de prendre en compte selon la précision nécessaire pour une application. On considère en général la stabilité à court-terme et la stabilité à long-terme.

### C.II.5.1 Oscillateur quasi-sinusoïdal

On considère (Figure F15) le schéma théorique de l'oscillateur comme à la Figure F12. On suppose qu'il fonctionne en régime permanent et pour simplifier on fait l'hypothèse que l'oscillateur est de type quasi-sinusoïdal. Les signaux  $v_1(t)$ ,  $v_2(t)$  et  $v_3(t)$  sont alors considérés comme sinusoïdaux, on peut donc raisonner dans l'espace des fréquences et noter les signaux  $\underline{V}_1$ ,  $\underline{V}_2$  et  $\underline{V}_3$  en représentation complexe.

Le filtre (entrée  $\underline{V}_1$ , sortie  $\underline{V}_2$ ) a pour fonction de transfert  $\underline{H}_F$ .

L'amplificateur (entrée  $\underline{V}_2$ , sortie  $\underline{V}_3$ ) a pour fonction de transfert  $\underline{A}$ .



**Figure F15.** Oscillateur considéré en fonctionnement sinusoïdal.

**Q63.** Exprimer  $V_2$  en fonction de  $V_1$ ,  $V_3$  en fonction de  $V_2$  et  $V_1$  en fonction de  $V_3$ . En déduire une relation entre  $A$  et  $H_F$  valable s'il y a effectivement oscillation. Cette relation est appelée condition d'oscillation.

**Q64.** Montrer que la condition d'oscillation conduit à la relation  $\text{Arg}[H_F(\omega)] = 0$ .

### C.II.5.2 Stabilité à court-terme

On suppose maintenant qu'en sortie de l'amplificateur il y a une petite fluctuation de phase, exprimée par le gain de l'amplificateur  $A' = A_0 e^{j\delta\psi}$  où  $A_0$  est un réel positif.

**Q65.** Quelle est la nouvelle condition d'oscillation relative à la phase de  $H_F(\omega)$  ?

On considère que la fluctuation de phase  $\delta\psi$  induit une fluctuation  $\delta\omega$  de la pulsation d'oscillation, petite par rapport à la pulsation propre. On pourra donc écrire que  $\omega = \omega_0 + \delta\omega$  dans l'expression de  $H_F$  sous forme canonique.

**Q66.** Déduire, à partir de la condition d'oscillation et de l'expression de  $H_F$  simplifiée grâce à l'hypothèse précédente, l'expression de la variation  $\delta\omega$  de la pulsation. Calculer alors la fluctuation de fréquence pour  $\delta\psi = 1^\circ$ .

**Q67.** Que se passe-t-il si la fluctuation  $\delta\psi$  varie au cours du temps mais avec une amplitude faible ? Quel serait alors l'aspect du spectre du signal de l'oscillateur ?

**Q68.** Conclure sur la façon d'améliorer la qualité de l'oscillateur.